

課程名稱： 數位邏輯 授課年級： 電腦與通訊工程系 一年級

專業名詞英文 (字體大小 12pt)

| 編號 | 英文 | 中文 | 編號 | 英文 | 中文 |
|----|--------------------------|--------|----|-------------------------------|--------|
| 1 | Double Negation | 自補律 | 26 | Base | 基底 |
| 2 | Absorption Law | 吸收律 | 27 | Radix | 基數 |
| 3 | Elimination Law | 消去律 | 28 | Digit Weight | 位數權重 |
| 4 | Associative Law | 結合律 | 29 | Complement System | 補數系統 |
| 5 | Adjacency Theorem | 相鄰定理 | 30 | Tabulation Method | 列表法 |
| 6 | Canonical Form | 正規型式 | 31 | Normal Form | 正常型式 |
| 7 | Disable | 禁制 | 32 | Enable | 致能 |
| 8 | Boolean Algebra | 布林代數 | 33 | Truth Table | 真值表 |
| 9 | Switching Algebra | 交換代數 | 34 | Timing Diagram | 時序圖 |
| 10 | Combinational Circuit | 組合電路 | 35 | Characteristic Equation | 特性方程式 |
| 11 | Block Diagram | 方塊圖 | 36 | Comparator | 比較器 |
| 12 | Carry | 進位 | 37 | Sequential Logic | 序向邏輯 |
| 13 | Shift Register | 移位暫存器 | 38 | Asynchronous Counter | 非同步計數器 |
| 14 | Flip-Flop | 正反器 | 39 | Clock | 時脈 |
| 15 | Set | 設定 | 40 | Present State | 現態 |
| 16 | Reset | 重置 | 41 | Next State | 次態 |
| 17 | Edge Triggered | 邊緣觸發 | 42 | Level Triggered | 準位觸發 |
| 18 | Buffer | 緩衝器 | 43 | Bistable Circuit | 雙穩態電路 |
| 19 | Latch | 閃鎖器 | 44 | Counter | 計數器 |
| 20 | Positional Number System | 位置數字系統 | 45 | Most Significant Digit (MSD) | 最大有效位數 |
| 21 | Karnaugh Map (K-Map) | 卡諾圖 | 46 | Least Significant Digit (LSD) | 最小有效位數 |
| 22 | Set-up Time | 建立時間 | 47 | Hold Time | 保持時間 |
| 23 | Closure Properties | 封閉性 | 48 | Idempotent Law | 等冪律 |
| 24 | Commutative Laws | 交換律 | 49 | Sum of Products (SOP) | 積項之和 |
| 25 | Distributive Laws | 分配律 | 50 | Product of Sums (POS) | 和項之積 |